

オペレーティングシステム I(Operating System I)					
本科	選択・必修	開設時期	単位数	授業形態	担当
情報電子	必修	4年後	1	講義	重村哲至
<b>【授業の概要】</b> 5年のオペレーティングシステムⅡと併せて1年間でオペレーティングシステムの核技術とその基本概念をもふまえながら学習する。この核技術は基本的にはコンピュータの各種の資源、すなわち、CPU、主記憶、入出力制御機器、入出力機器などを多数のユーザで効率よく、かつ矛盾なく使用すること、ファイルに代表される情報を、矛盾なく共有するための技術であり、並列処理とその制御が基本となっている。					
<b>【授業の進め方】</b> 座学講義が主体である。講義では教科書の内容を紹介するに留まる場合も多い。教科書を使用した予習復習が必須である。					
【授業の概要】	【授業項目】	【内 容】			
1回	オペレーティングシステムの役割	オペレーティングシステムの歴史を辿りながら、目的と構成、コンピュータの処理形態などについて学ぶ。			
2回	CPUスケジューリング(1)	プロセスの状態、プロセスの切り換え方式について学ぶ。			
3回	CPUスケジューリング(2)	オペレーティングシステムの構造と、プロセス切り換え機構について概要を学ぶ。			
4回	CPUスケジューリング(3)	プロセス切り換え機構の詳細について、割り込み機構、プロセス制御ブロック、ディスパッチャ等について学ぶ。			
5回	CPUスケジューリング(4)	スケジューリング方式の、性能評価基準として応答時間、スループットに着目しながらいくつかのスケジューリング方式を比較する。			
6回	CPUスケジューリング(5)	前回到引き続きいくつかのスケジューリング方式の比較を行う。			
7回	CPUスケジューリング(6)	4.4 BSD Unix における具体的なスケジューリングを紹介し、スケジューリング方式の理解を深める。			
8回	中間試験	CPUスケジューリングまでのこれまでに学んできた内容についての理解度を試験する。			
9回	並行プロセス(1)	一般的な排他制御の基礎として、プロセスの競合、協調、及び干渉について学ぶ。			
10回	並行プロセス(2)	割り込み禁止、Dekker のアルゴリズム、スピロック等を用いた低レベルの排他制御方式について学ぶ。			
11回	並行プロセス(3)	セマフォおよびP命令、V命令について学ぶ。その機構を使って基本的なプロセスの統合問題の解を考える。また、P命令、V命令の実現方法について概略を学ぶ。			
12回	並行プロセス(4)	シーケンサとイベントカウントを用いて基本的なプロセス統合の解を考える。また、プロセス間メッセージ通信機構について紹介する。			
13回	並行プロセス(5)	OR 条件、AND 条件を必要とするプロセス統合問題について学ぶ。			
14回	コンカーレントプログラミング	モニタ機構を用いた基本的なプロセスの統合問題の解について学ぶ。			
	期末試験	中間試験以降に学んだ内容についての理解度を試験する。			
15回	解答返却など	期末試験の解答を行い、試験結果から必要な箇所の復習を行う。			
【到達目標】	オペレーティングシステムの目的を把握し、プロセス、並行プロセス、CPUのスケジューリング、排他制御および同期機構などの概念および実装方式を理解し、オペレーティングシステムにおける並列処理の機構を理解する。				
【徳山高専学習・教育目標】	C1	【J A B E E 基準】	I(2)d-1		
【評価法】	2回の定期試験の平均点				
【テキスト】	教科書：前川守「オペレーティングシステム」岩波書店 参考書：タネンバウム「モダンオペレーティングシステム」株ピアソン・エデュケーション 参考書：大澤範高「オペレーティングシステム」コロナ社 参考書：野口健一朗「オペレーティングシステム」オーム社 参考書：柴山潔「オペレーティングシステム」近代科学社				

【関連科目】	本科：オペレーティングシステムⅡ(5年)、システムプログラミングⅠ(3年)、システムプログラミングⅡ(4年)、コンピュータアーキテクチャ(4年) 専攻科：コンピュータ構成学(2年)					
【成績欄】	前期中間試験 【           】	前期末試験 【           】	前期成績 【           】	後期中間試験 【           】	後期末試験 【           】	学年末成績 【           】