

ディジタル回路 (Digital Circuit)					
本科	選択・必修	開設時期	単位数	授業形態	担 当
情報電子	必修	3 年	2	講義	新田貴之
【授業の概要】 ディジタル回路の論理設計、アーキテクチャ設計を行う際に必要な、回路レベルの知識と設計技術、アナログとディジタル信号の違いや情報のディジタル符号化の意味を理解させる。具体的には、組み合わせ回路により論理関数が実現され、順序回路により有限状態機械が実現されることを理解させる。					
【授業の進め方】 座学を基本とし、適宜、演習を課す。					
【授業の概要】	【授業項目】		【内 容】		
1 回	前期ガイダンス		ディジタルとは何であるのかのイメージを持つ。		
2 回	基本論理（１）		2 年次に学んだ「集合と論理」の復習を行う。		
3 回	基本論理（２）		ブール代数の基本的性質について復習する。		
4 回	組み合わせ論理回路の構成法の基礎		加法標準形による論理回路の実現方法を学ぶ。		
5 回	論理式と論理回路		論理式と論理回路の相互変換について学ぶ。		
6 回	論理式の簡単化（１）		ブール代数の基本的性質を用いた論理式の変形について学ぶ。		
7 回	論理式の簡単化（２）		カルノー図を用いた論理式の簡単化の復習を行う。		
8 回	中間試験		基本論理、論理式の表現、論理式と論理回路の関係などに関する問題を出題する。		
9 回	組み合わせ論理回路の構成法（１）		AND、OR、NAND、NOR を用いた回路の性質とその構成法について学ぶ。		
10 回	組み合わせ論理回路の構成法（２）		前週の続き。		
11 回	組み合わせ論理回路の実例（１）		種々の論理機能を実現する組み合わせ論理回路について、その動作を学ぶ。		
12 回	組み合わせ論理回路の実例（２）		前週の続き（デコーダ、エンコーダ）		
13 回	組み合わせ論理回路の実例（３）		前週の続き（マルチプレクサ、デマルチプレクサ）		
14 回	組み合わせ論理回路の実例（４）		前週の続き（ROM、ALU）		
	期末試験		半導体素子による論理回路の動作、組み合わせ論理回路の設計に関する問題を出題する。		
15 回	解答返却など		前期末試験の解説を行う。		
16 回	後期ガイダンス		組み合わせ回路の復習と時間の概念に関しての確認を行う。		
17 回	順序論理回路の概念		順序論理回路の基本概念と、組み合わせ回路との違いについて学ぶ。		
18 回	順序論理機能の表現		与えられた順序論理機能を状態遷移図などを用いて表現する方法について学ぶ。		
19 回	フリップフロップ回路（１）		状態記憶素子である種々のフリップフロップを取り上げて、その動作とその表現法について学ぶ。		
20 回	フリップフロップ回路（２）		前週の続き。		

21 回	フリップフロップ回路（３）	前週の続き。
22 回	順序回路の解析の基礎	ごく小規模な順序回路について、解析することを通じて、学習できているかを確認する。
23 回	中間試験	フリップフロップの動作、与えられた機能を実現する状態遷移表、順序回路の解析に関する問題を出題する。
24 回	順序回路の解析（１）	与えられた順序回路の機能を解析する方法について学ぶ。
25 回	順序回路の解析（２）	種々の順序回路の解析を行う。
26 回	順序回路の合成（１）	与えられた論理機能を順序回路で実現する方法について学ぶ。
27 回	順序回路の合成（２）	実際の順序回路の設計演習を行う。
28 回	順序回路の設計（カウンタ）（１）	同期式カウンタの設計法について学ぶ。非同期式カウンタの紹介を行う。
29 回	順序回路の設計（カウンタ）（２）	非同期式、同期式カウンタの性質について触れる。
	期末試験	順序回路の合成法、カウンタの設計法に関する問題を出題する。
30 回	解答返却など	学年末試験の解説を行う。
【到達目標】		論理関数、論理回路の基本を理解し、簡単な組合わせ論理回路、順序回路の設計ができることを目標とする。
【徳山高専学習・教育目標】		A1
		【ＪＡＢＥＥ基準】
【評価法】		最終評価点＝（前期中間＋前期末＋後期中間＋後期末）／４
【テキスト】		教科書 デジタルＩＣ回路の基礎（技術評論社）
【関連科目】		集合と論理（２年）、コンピュータ工学（２年）、電子工学実験（３年）、デジタル回路応用（４年）、コンピュータアーキテクチャ（４年）、コンピュータシステム実験（４年）
【成績欄】		前期中間試験 前期末試験 前期成績 後期中間試験 後期末試験 学年末成績 【 】 【 】 【 】 【 】 【 】 【 】